

# DER COMPUTER UND DIE ZAHLEN

## MUSTERLÖSUNGEN

### GANZE POSITIVE ZAHLEN

**Aufgabe 1:** Ergänze „zum Aufwärmen“ in dieser Tabelle die Werte in der Spalte „Anzahl der ganzen Zahlen in Potenzschreibweise“ (also in der Form  $a^n$ )!

Architektur	Anzahl der ganzen Zahlen		Datentyp
	in Potenzschreibweise	als Dezimalzahl	
16 Bits	$2^{16}$	65'536	short
32 Bits	$2^{32}$	4'294'967'296	int
64 Bits	$2^{64}$	1'844'674'473'709'551'616	long

**Aufgabe 2:** a. Simuliere nun als „Fingerübung“ die Arbeit unseres 4-Bit-Prozessors und führe die hier dargestellten Additionen durch!  
Aber Achtung: Nicht alle Additionen werden ein sinnvolles Ergebnis liefern!

b. Übertrage danach die vierstelligen Binärzahlen in zweistellige Dezimalzahlen und trage diese in die direkt darunter stehenden Additionen ein! Markiere anschliessend diejenigen Rechnungen, die kein sinnvolles Ergebnis liefern!

$$\begin{array}{r} 0100 \\ + 0011 \\ \hline 0111 \end{array}$$

$$\begin{array}{r} 0101 \\ + 1000 \\ \hline 1101 \end{array}$$

$$\begin{array}{r} 0010 \\ + 1111 \\ \hline 0001 \end{array}$$

$$\begin{array}{r} 0111 \\ + 0101 \\ \hline 1100 \end{array}$$

$$\begin{array}{r} 0100 \\ + 1100 \\ \hline 0000 \end{array}$$

$$\begin{array}{r} 04 \\ + 03 \\ \hline 07 \end{array}$$

$$\begin{array}{r} 05 \\ + 08 \\ \hline 13 \end{array}$$

$$\begin{array}{r} 02 \\ + 15 \\ \hline 01 \end{array}$$

$$\begin{array}{r} 07 \\ + 05 \\ \hline 12 \end{array}$$

$$\begin{array}{r} 04 \\ + 12 \\ \hline 00 \end{array}$$

- Aufgabe 3:**
- Führe die hier dargestellten Additionen einer positiven (schwarz gedruckt) und einer negativen Binärzahl (rot gedruckt) wie in Aufgabe 2a durch!
  - Übertrage danach den ersten Summanden (schwarze Binärzahl) und das Ergebnis (blaue Kästchen) in Dezimalzahlen und trage diese Zahlen in die direkt darunter stehenden Additionen ein (blaue Kästchen)! Berechne anschließend, welche Dezimalzahl die negativen (roten) Binärzahlen jeweils darstellen (rote Kästchen)!
  - Trage die negativen (roten) Binärzahlen in die unten angefügte Tabelle ein! Kannst du ein Muster erkennen? Versuche Regeln zu beschreiben, nach denen in diesem 4-Bit-Prozessor negative Zahlen gebildet werden!

$$\begin{array}{r} 0100 \\ + 1110 \\ \hline 0010 \end{array}$$

$$\begin{array}{r} 0110 \\ + 1101 \\ \hline 0011 \end{array}$$

$$\begin{array}{r} 0101 \\ + 1011 \\ \hline 0000 \end{array}$$

$$\begin{array}{r} 0111 \\ + 1010 \\ \hline 0001 \end{array}$$

$$\begin{array}{r} 0111 \\ + 1001 \\ \hline 0000 \end{array}$$

$$\begin{array}{r} 04 \\ - 02 \\ \hline 02 \end{array}$$

$$\begin{array}{r} 06 \\ - 03 \\ \hline 03 \end{array}$$

$$\begin{array}{r} 05 \\ - 05 \\ \hline 00 \end{array}$$

$$\begin{array}{r} 07 \\ - 06 \\ \hline 01 \end{array}$$

$$\begin{array}{r} 07 \\ - 07 \\ \hline 00 \end{array}$$

Dezimalzahl	entsprechende Binärzahl		entsprechende Binärzahl
-1	1111	-5	1011
-2	1110	-6	1010
-3	1101	-7	1001
-4	1100	-8	1000

Die Regeln scheinen so zu sein, dass alle negativen Zahlen **immer mit einer 1** beginnen und dass bei den negativen Zahlen gleichsam **in die entgegengesetzte Richtung gezählt** wird, auch wenn die niedrigste Dezimalzahl -8 mit 1000 den niedrigsten Wert hat und die höchste Dezimalzahl -1 mit 1111 den höchsten Wert hat.

**Aufgabe 4:** Besprich mit einer Mitschülerin oder einem Mitschüler deiner Wahl folgende Fragen!

Wann kommt es bei einer Addition von <b>zwei positiven Binärzahlen</b> (die mit einer 0 beginnen) dazu, dass eine <b>negative Binärzahl</b> (die mit einer 1 beginnt) <b>als Ergebnis</b> herauskommt?
Die <b>Addition von zwei positiven Binärzahlen</b> führt genau dann zu einer negativen Binärzahl als Ergebnis, wenn das tatsächliche Ergebnis <b>größer ist als die grösstmögliche in einer Prozessor-Architektur darstellbare positive Zahl</b> . (Bei einer 4-Bit-Architektur wären das alle Zahlen größer als 7, bei einer 8-Bit-Architektur alle Zahlen größer als 127, bei einer 16-Bit-Architektur alle Zahlen größer als 32767, ...)
Wie würden die kleinsten/grössten <b>negativen</b> Binärzahlen in einer Tabelle bei einem Prozessor mit 8-Bit-Architektur aussehen? Wie sehen sie bei einer 16-Bit-Architektur aus?
Prozessor mit 8-Bit-Architektur: Die kleinste Dezimalzahl -128 wäre die negative Binärzahl 10000000, die grösste Dezimalzahl -1 wäre die negative Binärzahl 11111111.  Prozessor mit 16-Bit-Architektur: Die kleinste Dezimalzahl -32768 wäre die negative Binärzahl 1000000000000000, die grösste Dezimalzahl -1 wäre die negative Binärzahl 1111111111111111.
Wie sieht die <b>kleinste</b> darstellbare negative Binärzahl in den verschiedenen Prozessorarchitekturen aus? Wie sieht die Dezimalzahl <b>-1</b> jeweils als Binärzahl aus?
Die <b>kleinste</b> darstellbare Binärzahl sieht in den verschiedenen Prozessorarchitekturen mit <b>n Bits</b> immer so aus, dass sie <b>mit einer 1 beginnt, gefolgt von n-1 Nullen</b> .  Die Dezimalzahl <b>-1</b> sieht in den verschiedenen Prozessorarchitekturen mit <b>n Bits</b> immer so aus, dass sie aus <b>n Einsen</b> besteht.
Wie könnte ein Algorithmus aussehen, um aus einer positiven Binärzahl eine negative Binärzahl zu machen, also praktisch einen <b>Vorzeichenwechsel</b> von + zu - vorzunehmen?
Siehe Blatt 3, Seite 5 der Arbeitsblätter: „Das Zweierkomplement: Der Trick zur Darstellung von negativen Zahlen“

## GLEITKOMMAZAHLEN

**Aufgabe 5:** a. Wandle die binären Kommazahlen  $101.111_2$ ,  $110.011_2$  und  $1001.1001_2$  in dezimale Kommazahlen um!

b. Wandle die dezimalen Kommazahlen  $13.78125_{10}$ ,  $1.90625_{10}$  und  $0.1_{10}$  in binäre Kommazahlen um! (Sechs Stellen hinter dem Komma sind genug ...)

$$\begin{aligned}101.111_2 &= 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} \\ &= 4 + 0 + 1 + 0.5 + 0.25 + 0.125 \\ &= 5.875_{10}\end{aligned}$$

$$\begin{aligned}110.011_2 &= 1 \cdot 2^2 + 1 \cdot 2^1 + 0 \cdot 2^0 + 0 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} \\ &= 4 + 2 + 0 + 0 + 0.25 + 0.125 \\ &= 6.375_{10}\end{aligned}$$

$$\begin{aligned}
1001.1001_2 &= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} + 1 \cdot 2^{-4} \\
&= 8 + 0 + 0 + 1 + 0.5 + 0 + 0 + 0.0625 \\
&= 9.5625_{10}
\end{aligned}$$

$$\begin{aligned}
13.78125_{10} &= 1 \cdot 2^3 + 5.78125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 1.78125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1.78125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 0.78125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 0.28125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 0.03125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 0 \cdot 2^{-3} + 0.03125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 0 \cdot 2^{-3} + 0 \cdot 2^{-4} \\
&\quad + 0.03125 \\
&= 1 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 0 \cdot 2^{-3} + 0 \cdot 2^{-4} \\
&\quad + 1 \cdot 2^{-5} + 0 \\
&= 1101.11001_2
\end{aligned}$$

$$\begin{aligned}
1.90625_{10} &= 1 \cdot 2^0 + 0.90625 \\
&= 1 \cdot 2^0 + 1 \cdot 2^{-1} + 0.40625 \\
&= 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 0.15625 \\
&= 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} + 0.03125 \\
&= 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} + 0 \cdot 2^{-4} + 0.03125 \\
&= 1 \cdot 2^0 + 1 \cdot 2^{-1} + 1 \cdot 2^{-2} + 1 \cdot 2^{-3} + 0 \cdot 2^{-4} + 1 \cdot 2^{-5} + 0 \\
&= 1.11101_2
\end{aligned}$$

$$\begin{aligned}
0.1_{10} &= 0 \cdot 2^0 + 0.1 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0.1 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0 \cdot 2^{-2} + 0.1 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0 \cdot 2^{-2} + 0 \cdot 2^{-3} + 0.1 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0 \cdot 2^{-2} + 0 \cdot 2^{-3} + 1 \cdot 2^{-4} + 0.0375 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0 \cdot 2^{-2} + 0 \cdot 2^{-3} + 1 \cdot 2^{-4} + 1 \cdot 2^{-5} + 0.00635 \\
&= 0 \cdot 2^0 + 0 \cdot 2^{-1} + 0 \cdot 2^{-2} + 0 \cdot 2^{-3} + 1 \cdot 2^{-4} + 1 \cdot 2^{-5} + 0 \cdot 2^{-6} + 0.00635 \\
&= 0.000110\dots_2
\end{aligned}$$

Für die Dezimalzahl 0.1 gibt es als binäre Kommazahl keine endliche Darstellung. Jede Zahl, die man binär mit endlich vielen Kommastellen darstellen kann, kann man auch als Bruch darstellen, dessen Nenner eine Zweierpotenz ist. Die Zahl  $0.1 = \frac{1}{10}$  kann man nicht als Bruch  $\frac{a}{2^t}$  darstellen und somit hat sie keine endliche binäre Kommazahldarstellung.

**Aufgabe 6:** Bestimme und beschreibe die Informationen, die man benötigt, um die nichtganzen Zahlen 1.5, 1.75 und -1234.567 binär abspeichern zu können!

Siehe Blatt 4, Seite 7 der Arbeitsblätter: „Die annähernde Darstellung von nichtganzen sowie von sehr grossen Zahlen“

**Aufgabe 7:** Beantworte die folgenden Fragen in der Tabelle auf der Rückseite dieses Blattes!

- a. Berechne (eventuell im Kopf?), welches die jeweils höchsten und niedrigsten Exponenten sind, die bei den Datentypen float und double dargestellt werden können! Notiere sie als Dezimalzahlen und stelle sie auch als Bitfolge dar!

